

**Christophe G.** - Né en Février 1984  
**91250 Tigery**  
**4 ans d'expérience**  
**Réf : 2011171046**

## Ingénieur en électronique

### Ma recherche

---

Je recherche tout type de contrat, sur toute la région Ile de France, dans l'Ingenierie.

### Formations

---

**2013** : Formation à RATP sur St-ouen  
Attestation de formation sur testeur ODTGEN

**2010** : Bac +5 à Université d'Huddersfield, Angleterre  
Master en Electronique

**2009** : Bac +3 à Université d'Huddersfield, Angleterre  
Licence en Electronique

**2008** : Bac +2 à Lycée Gustave Eiffel sur Cachan  
BTS Systèmes Electronique

**2005** : Bac  
Baccalauréat Scientifique, Lycée Polyvalent de Grand Bourg

### Expériences professionnelles

---

#### **01/2019 - 10/2020** :

Ingénieur validation bancs de tests chez Faurecia Clarion Electronics Pour Le Compte De La Société Mca  
Validation électronique hardware de bancs de test automobile.  
Rédaction du plan de validation via des cas de tests fonctionnel dédiés pour chaque niveau de banc de test.  
Calcul de la couverture de test.  
Exécution des tests et synthèse des résultats  
Vérification des package logiciels produits pour chaque mise à jour sur toutes les variantes en production  
Environnement: Bancs de test, Appareils de mesures, système Windows, TestRail,  
composants électronique, confluence, Jira, TestStand, Ms-office

#### **10/2017 - 06/2018** :

Responsable intégration de bancs de test pour conformité aux marquages CE chez Thales Pour Le Compte De La Société Alter Solution  
Mise à jour dossiers, définition des tests d'intégration et mise en place sur plateforme de test.  
Réalisation de l'intégration et validation des supports et bancs  
Environnement: Appareils mesures, composants électroniques, MS-Office, CE, Python

#### **07/2013 - 04/2017** :

Concepteur de bancs de test/ Développeur d'applicatifs de test ODTGEN chez Mc2s  
Réalisation d'applicatifs de test N2 et/ou N3 pour la RATP.  
Conception de cartes électroniques pour des bancs de test.  
Rédaction des dossiers de spécification.

Conception des applicatifs de test, des schémas et des plans d'usinage des cartes.  
Intégration des bancs et des applicatifs chez le client.  
Environnement: Bancs de test, Appareils de mesures, système Windows, Orcad,  
Composants électronique, ODTGen, LabVIEW, TestStand, C++, MS-Office

**11/2012 - 06/2013 :**

Chargé d'essais immunité validation/homologation chez Psa Pour Le Compte De La Société Lgm Ingénierie  
Réalisation d'essais Validation et Homologation en Immunité aux champs  
électromagnétique tout projet véhicule.  
Environnement: Bancs d'essai, Banc MMI, GBF, oscilloscope, soudure, Word, Excel,  
CEM, Diagalizer, CANalizer, Diamux V5

**11/2011 - 11/2012 :**

Technicien bureau d'étude (secteur aéronautique) chez Paulstra Vibrachoc Pour Le Compte De La Société Gif3  
Responsable mise à jour et évolutions des bancs de tests.  
Environnement: Bancs de tests, appareils de mesures, SYNOR 4200, soudure, Word,  
Excel, CEM

## Langues

---

Français (Oral : courant / Ecrit : expérimenté)

## Logiciels

---

Pack Office

## Atouts et compétences

---

Ingénieur en électronique

## Permis

---

Permis B